



**UNIVERSITATEA TEHNICĂ**  
DIN CLUJ-NAPOCA

DIRECTIA RESURSE UMANE

BIROU PERSONAL

## ANUNȚ

Universitatea Tehnică din Cluj Napoca, cu sediul în localitatea Cluj-Napoca, str. Memorandumului, nr.28, jud. Cluj, organizează, în baza H.G. nr. 286/2011, modificată și completată de H.G. 1027/2014, concurs pentru ocuparea unui post contractual de Expert proiectare circuite integrate-proiectarea și implementarea procedurilor de testare și caracterizare a circuitelor integrate, studii superioare, vacant, norma parțială de 80ore/luna, perioadă determinată până la data de 30.09.2020, din cadrul structurii: proiect de cercetare „Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule - PartEnerIC, Director proiect Conf.dr.ing.Marius Neag, .

A.Pentru a ocupa un post contractual vacant sau temporar vacant candidații trebuie să îndeplinească următoarele condiții generale, conform art. 3 al Regulamentului-cadru aprobat prin Hotărârea Guvernului nr. 286 din 23 martie 2011, cu modificările și completările ulterioare:

- a)are cetățenia română, cetățenie a altor state membre ale Uniunii Europene sau a statelor aparținând Spațiului Economic European și domiciliul în România;
- b)cunoaște limba română, scris și vorbit;
- c)are vârsta minimă reglementată de prevederile legale;
- d)are capacitate deplină de exercițiu;
- e)are o stare de sănătate corespunzătoare postului pentru care candidează, atestată pe baza adeverinței medicale eliberate de medicul de medicină a muncii;
- f)îndeplinește condițiile de studii și, după caz, de vechime sau alte condiții specifice potrivit cerințelor postului scos la concurs;
- g)nu a fost condamnată definitiv pentru săvârșirea unei infracțiuni contra umanității, contra statului ori contra autorității, de serviciu sau în legătură cu serviciul, care împiedică înfăptuirea justiției, de fals ori a unor fapte de corupție sau a unei infracțiuni săvârșite cu intenție, care ar face-o incompatibilă cu exercitarea funcției, cu excepția situației în care a intervenit reabilitarea.

B.Condițiile specifice necesare în vederea participării la concurs și a ocupării funcției contractuale sunt:studii superioare în domeniul Inginerie electronica și telecomunicații, participarea la un program de Master sau de doctorat în domeniul Circuitelor Integrate constituie avantaj  
Bibliografia și Tematica sunt cele anexate.

C. Concursul se va organiza conform calendarului următor:

Data limită depunere documente în vederea înscrierii la concurs: 26.03.2019

Proba de concurs:	Data desfășurării:	Locul și ora desfășurării:
-------------------	--------------------	----------------------------

Proba scrisă	03.04.2019	03.04.2019, str.Baritiu nr.26-28, ora 9
--------------	------------	---

Interviul	03.04.2019	03.04.2019, str.Baritiu nr.26-28, ora 12
-----------	------------	--

Termenul în care se pot depune contestații	04.04.2019
--	------------

Termenul în care se afișează rezultatul contestațiilor	05.04.2019
--	------------

Termenul de afișare a rezultatelor finale	05.04.2019
---	------------

**UNIVERSITATEA TEHNICĂ**  
DIN CLUJ-NAPOCA

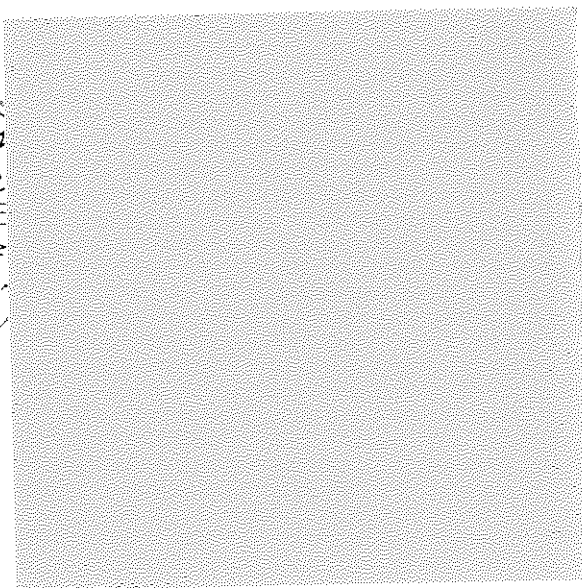
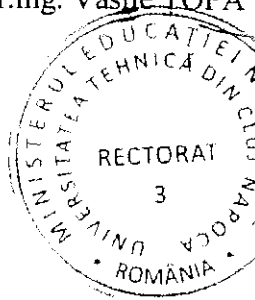
D. Dosarele de înscriere se depun la sediul Universității Tehnice din Cluj-Napoca, Biroul Personal, în termen de 10 zile de la publicarea anunțului. Conform art. 6 al Regulamentului-cadru privind stabilirea principiilor generale de ocupare a unui post vacant sau temporar vacant corespunzător funcțiilor contractuale și a criteriilor de promovare în grade sau trepte profesionale imediat superioare a personalului contractual din sectorul bugetar plătit din fonduri publice, pentru înscrierea la concurs candidații vor prezenta un dosar de concurs care va conține următoarele documente:

1. Cererea de înscriere la concurs adresată Conducerii Universității Tehnice din Cluj-Napoca;
2. Copia actului de identitate sau orice alt document care atestă identitatea, potrivit legii, după caz;
3. Copiile documentelor care să ateste nivelul studiilor și ale altor acte care atestă efectuarea unor specializări, precum și copiile documentelor care atestă îndeplinirea condițiilor specifice ale postului solicitat de autoritatea sau instituția publică;
4. Carnetul de muncă sau, după caz, adeverințele care atestă vechimea în muncă, în meserie și/sau în specialitatea studiilor, în copie;
5. Cazierul judiciar sau o declarație pe propria răspundere că nu are antecedente penale care să-l facă incompatibil cu funcția pentru care candidează;
6. Fișa de Aptitudine – Medicina Muncii;
7. Curriculum vitae;
8. Alte documente relevante pentru desfășurarea concursului.

În cazul în care candidatul depune o declarație pe proprie răspundere că nu are antecedente penale, în cazul în care este declarat admis la selecția dosarelor, acesta are obligația de a completa dosarul de concurs cu originalul cazierului judiciar, cel mai târziu până la data desfășurării primei probe a concursului. Copia actului de identitate, copiile documentelor de studii și carnetul de muncă sau, după caz, adeverințele care atestă vechimea vor fi prezentate și în original în vederea verificării conformității copiilor cu acestea.

Documentele se vor depune la Biroul Personal în intervalul orar 11– 14 , de luni pana vineri;

RECTOR,  
Prof.dr.ing. Vasile.TOPA





BIBLIOGRAFIE

1. D. Montgomery, *Design and Analysis of Experiments*, 5<sup>th</sup> ed., John Wiley & Sons, 2001.
2. *The e-Handbook of Statistical Methods website*,  
<http://www.itl.nist.gov/div898/handbook/NIST>
3. Shai Shalev-Shwartz, Shai Ben-David, *Understanding Machine Learning. From Theory To Algorithms*, Cambridge University Press, 2014.
4. Ingrid Maria KOVACS, “*Multivariate Performance Analysis of Smart Power Integrated Circuits*”,  
Universitatea Tehnică din Cluj-Napoca, 2018.

Director proiect

Conf.dr.ing. Marius NEAG

Cluj-



## TEMATICĂ

La concursul organizat în vederea ocupării postului de:

Expert proiectare circuite integrate”, specializat în proiectarea și implementarea procedurilor de testare și caracterizare a circuitelor integrate

Vacant în cadrul proiectului cu titlul:

Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule - PartEnerIC

Desfășurat în cadrul programului:

POC 2014-2020; Axa prioritară 1: Cercetare, dezvoltare tehnologica si inovare (CDI) in sprijinul competitivitatii economice si dezvoltarii afacerilor;

Actiunea: 1.2.3 Parteneriate pentru transfer de cunostinte,

ID: P\_40\_437, Nr. contract de finanțare: 19/01.09.2016

Director proiect: conf.dr.ing. Marius NEAG

1. Statistică matematică cu aplicatii in testarea circuitelor integrate: intervale de confidență, distribuții, valoare medie, varianță.
2. Proiectarea de experimente pentru testarea și caracterizarea circuitelor integrate. Metode de eșantionare: metoda factorială – totală, parțială, metoda Latin Square, Monte-Carlo, metode combinate.
3. Algoritmi de Machine Learning cu aplicatii in testarea și caracterizarea circuitelor integrate: metoda gradientului descendent, rețele neuronale feedforward, rețele multistrat, propagarea inversă în rețele neuronale, Support Vector Machines (SVM), clusterizare –k-means, reducerea dimensiunii cu PCA

## FIȘĂ DE POST

1. **DENUMIRE POST:** Expert proiectare circuite integrate”, specializat în proiectarea și implementarea procedurilor de testare și caracterizare a circuitelor integrate
2. **PREGĂTIREA PROFESIONALĂ:** Studii superioare în domeniul Inginerie electronică și telecomunicații.
3. **EXPERIENȚĂ:** minim 6 luni de la absolvirea studiilor de licență
4. **LOCUL DESFĂȘURĂRII MUNCII:** Universitatea Tehnică din Cluj-Napoca, la sediul din Cluj-Napoca, str.Baritiu nr.26-28, salile 26, S3.1, S3.2., B2 și B3
5. **RELAȚII FUNCȚIONALE:** se subordonează Directorului de proiect și Responsabilului tehnic.
6. **RELAȚII DE COLABORARE:** pentru realizarea temelor de cercetare, colaborează cu ceilalți membri ai echipei de implementare, inclusiv experții desemnați de firmele partenere;
7. **RELAȚII DE REPREZENTARE:** prin împuternicirea dată de Directorul de Proiect, reprezintă interesele colectivului proiectului în contractul în care este implicat;
8. **SCOPUL POSTULUI:** Titularul postului are rolul de a asigura implementarea proiectului, prin îndeplinirea sarcinilor stabilite în special în cadrul activităților de tip C și D, dar și să sprijine realizarea celorlalte activități ale proiectului.
9. **ATRIBUȚII, LUCRĂRI, RESPONSABILITĂȚI:**  
Atribuții și responsabilități individuale:
  - Îndeplinește sarcini permanente sau ocazionale care îi sunt distribuite în cadrul proiectului;
  - Își însușește și respectă instructajul și normele de Protecția Muncii (PM) și PSI conform legislației în vigoare;
  - Respectă secretul de serviciu.

- Efectuează deplasări pentru rezolvarea activităților în care este implicat, precum și a altor probleme care privesc activitatea din cadrul proiectului;

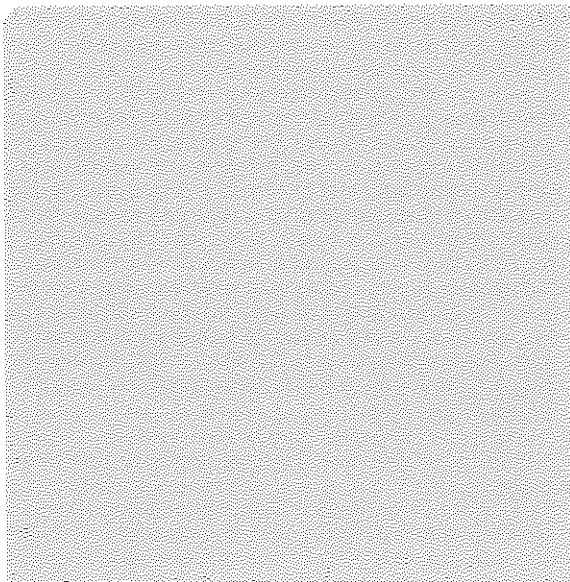
În colaborare efectivă cu specialiști desemnați de firmele partenere va avea responsabilitatea îndeplinirii următoarelor sarcini:

- Elaborarea metodologiilor de verificare-caracterizare a circuitelor integrate în colaborare cu specialiști desemnați de firmele partenere
- Proiectarea și implementarea procedurilor de testare și caracterizare necesare implementării proiectului, în colaborare cu specialiști desemnați de firmele partenere
- Elaborarea modelelor și metamodelor circuitelor caracterizate
- Realizarea analizei de yield

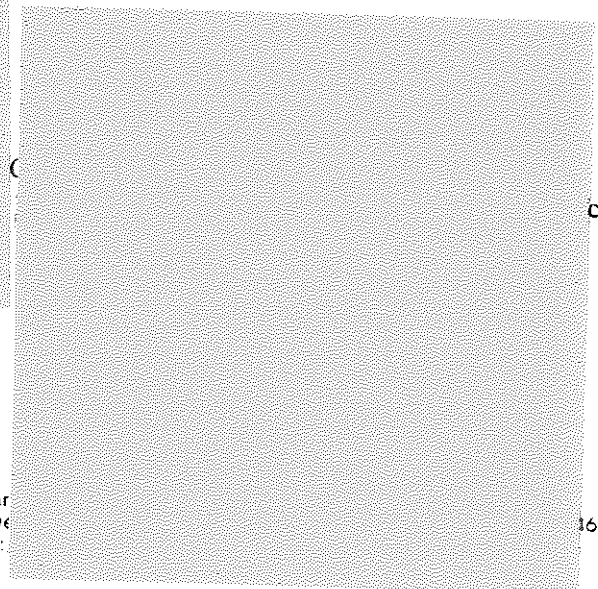
În colaborare cu membri ai echipei de implementare va avea responsabilitatea îndeplinirii următoarelor sarcini:

- Proiectarea circuitelor integrate prevăzute în cadrul proiectului
- Intocmirea Rapoartelor de Progres precum și a Rapoartelor de proiectare și de caracterizare solicitate de firmele partenere.

Sarcinile de serviciu descrise mai sus nu au caracter limitativ, șeful ierarhic poate stabili și alte sarcini specifice, necesare implementării proiectului..



**Titular de post**



**Data**