


UNIVERSITATEA TEHNICĂ
 DIN CLUJ-NAPOCA

PROCES VERBAL

 încheiat azi 24.08.2020

cu ocazia selectării dosarelor candidaților înscriși la concursul organizat pentru ocuparea a 1 posturi contractuale vacante de Expert proiectare circuite integrate-proiectarea și realizarea fizică a circuitelor integrate analogice, studii superioare, perioadă determinată, timp parțial, 80ore/luna din cadrul structurii:Facultatea de Electronica, Telecomunicatii și Tehnologia Informatiei - proiectul "Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule – PartEnerIC", Director proiect Conf.dr.ing. Marius Neag.

În conformitate cu prevederile Regulamentului - cadru privind stabilirea principiilor generale de ocupare a unui post vacant sau temporar vacant corespunzător funcțiilor contractuale și a criteriilor de promovare în grade sau trepte profesionale imediat superioare a personalului contractual din sectorul bugetar plătit din fonduri publice, aprobat prin Hotărârea Guvernului nr. 286 / 2011, Comisia de concurs a constatat că până la data limita de depunere a dosarelor 21.08.2020, au fost depuse 2 dosare.

Comisia de concurs a examinat dosarele sub aspectul îndeplinirii de către candidați a condițiilor de participare la concurs.

Rezultatele selectării dosarelor sunt:

Nr. crt.	Detalii candidat	Rezultat selectie dosar	Observații (motivul respingerii)
1	Petrasuc Gabriel Stefan; dosar înregistrat sub nr. /20060 /21.08.2020	Respins.	Nu a început cursurile de master
2	Vladu Gheorghe Eduard; dosar înregistrat sub nr. /20071 /21.08.2020	Admis	

PRESEDINTE COMISIE: Prof.dr.ing.Gabriel Oltean

Prof.dr.ing. Ovidiu Pop

Prof.dr.ing. Dorin Petreus

Secretar: Adu fin. S


UNIVERSITATEA TEHNICĂ
 DIN CLUJ-NAPOCA

PROCES VERBAL

 încheiat azi 24.08.2020

cu ocazia selectării dosarelor candidaților înscriși la concursul organizat pentru ocuparea unui post contractual vacant de Expert proiectare circuite integrate-proiectarea și realizarea fizică a circuitelor integrate analogice- cercetător post-doc, studii superioare, perioadă determinată, timp parțial, 100 ore/lună din cadrul structurii: Facultatea de Electronica, Telecomunicații și Tehnologia Informației - în cadrul proiectului "Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule – PartEnerIC", Director proiect Conf.dr.ing. Marius Neag.

În conformitate cu prevederile Regulamentului - cadru privind stabilirea principiilor generale de ocupare a unui post vacant sau temporar vacant corespunzător funcțiilor contractuale și a criteriilor de promovare în grade sau trepte profesionale imediat superioare a personalului contractual din sectorul bugetar plătit din fonduri publice, aprobat prin Hotărârea Guvernului nr. 286 / 2011, Comisia de concurs a constatat că până la data limita de depunere a dosarelor 21.08.2020, au fost depuse 1 dosare.

Comisia de concurs a examinat dosarele sub aspectul îndeplinirii de către candidați a condițiilor de participare la concurs.

Rezultatele selectării dosarelor sunt:

Nr. crt.	Detalii candidat	Rezultat selecție dosar	Observații (motivul respingerii)
1	Marinca Stefan; dosar înregistrat sub nr. /	<i>Admis.</i>	

PRESEDINTE COMISIE: Prof.dr.ing. Gabriel Oltean

Prof.dr.ing. Ovidiu Pop

Prof.dr.ing. Dorin Petreus

Secretar: *Adu fr. Bio*