



NR. 2719/31.01.2022

 DIRECTIA RESURSE UMANE  
 BIROU PERSONAL

## ANUNȚ

Universitatea Tehnică din Cluj Napoca, cu sediul în localitatea Cluj-Napoca, str. Memorandumului, nr.28, jud. Cluj, organizează, în baza H.G. nr. 286/2011, modificată și completată de H.G. 1027/2014, concurs pentru ocuparea unui post contractual de Inginer masterand, studii superioare, vacant, , perioadă determinată până la data de 30.04.2023, din cadrul structurii: Proiect Erasmus +, cu titlul " Home Electronic laboratory Platform".

A. Pentru a ocupa un post contractual vacant sau temporar vacant candidații trebuie să îndeplinească următoarele condiții generale, conform art. 3 al Regulamentului-cadru aprobat prin Hotărârea Guvernului nr. 286 din 23 martie 2011, cu modificările și completările ulterioare:

- a) are cetățenia română, cetățenie a altor state membre ale Uniunii Europene sau a statelor aparținând Spațiului Economic European și domiciliul în România;
- b) cunoaște limba română, scris și vorbit;
- c) are vârsta minimă reglementată de prevederile legale;
- d) are capacitate deplină de exercițiu;
- e) are o stare de sănătate corespunzătoare postului pentru care candidează, atestată pe baza fișei de aptitudine eliberate de medicul de medicină a muncii;
- f) îndeplinește condițiile de studii și, după caz, de vechime sau alte condiții specifice potrivit cerințelor postului scos la concurs;
- g) nu a fost condamnată definitiv pentru săvârșirea unei infracțiuni contra umanității, contra statului ori contra autorității, de serviciu sau în legătură cu serviciul, care împiedică înfăptuirea justiției, de fals ori a unor fapte de corupție sau a unei infracțiuni săvârșite cu intenție, care ar face-o incompatibilă cu exercitarea funcției, cu excepția situației în care a intervenit reabilitarea.

B. Condițiile specifice necesare în vederea participării la concurs și a ocupării funcției contractuale sunt:

- nivelul studiilor - studii superioare în domeniul Inginerie electronică și telecomunicații, cu diplomă de licență; student la un program de master în specialitate;
- vechimea în specialitatea studiilor necesare ocupării postului - nu se solicită
- publicare de lucrări științifice în domeniul circuitelor electronice și activitate didactică în domeniul microelectronicii constituie avantaj;
- cunoștințe în proiectarea și implementarea fizică a circuitelor electronice analogice și digitale, în elaborarea documentației tehnice asociate acestora;

Bibliografia și Tematica sunt cele anexate.

C. Concursul se va organiza conform calendarului următor:

- Data limită de transmitere a documentelor în vederea înscrierii la concurs: 14.02.2022 ora 15.30.

Proba de concurs:	Data desfășurării:	Locul și ora desfășurării:
Proba scrisă	23.02.2022	23.02.2022, ora 09.00, str. George Baritiu nr.26-28, sala S4.1
Interviul	23.02.2022	23.02.2022, ora 11.00, str. George Baritiu nr.26-28, sala S4.1

**UNIVERSITATEA TEHNICĂ**

DIN CLUJ-NAPOCA

<b>Termenul în care se pot depune contestații</b>	<b>24.02.2022</b>
<b>Termenul în care se afișează rezultatul contestațiilor</b>	<b>25.02.2022</b>
<b>Termenul de afișare a rezultatelor finale</b>	<b>25.02.2022</b>

D. Documentele care compun dosarele de concurs se transmit în format scanat pe adresa de e-mail [resurse.umane@staff.utcluj.ro](mailto:resurse.umane@staff.utcluj.ro), în termen de 10 zile de la publicarea anunțului. Conform art. 6 al Regulamentului-cadru privind stabilirea principiilor generale de ocupare a unui post vacant sau temporar vacant corespunzător funcțiilor contractuale și a criteriilor de promovare în grade sau trepte profesionale imediat superioare a personalului contractual din sectorul bugetar plătit din fonduri publice, pentru înscrierea la concurs candidații vor transmite în format scanat un dosar conținând următoarele documente:

1. Cererea de înscriere la concurs adresată Conducerii Universității Tehnice din Cluj-Napoca;
2. Copia actului de identitate sau orice alt document care atestă identitatea, potrivit legii, după caz;
3. Copiile documentelor care să ateste nivelul studiilor și ale altor acte care atestă efectuarea unor specializări, precum și copiile documentelor care atestă îndeplinirea condițiilor specifice ale postului solicitat de autoritatea sau instituția publică;
4. Carnetul de muncă sau, după caz, adeverințele care atestă vechimea în muncă, în meserie și/sau în specialitatea studiilor, în copie;
5. Cazierul judiciar sau o declarație pe propria răspundere că nu are antecedente penale care să-l facă incompatibil cu funcția pentru care candidează;
6. Fișa de Aptitudine – Medicina Muncii;
7. Curriculum vitae;
8. Alte documente relevante pentru desfășurarea concursului.

În cazul în care candidatul depune o declarație pe proprie răspundere că nu are antecedente penale, în cazul în care este declarat admis la selecția dosarelor, acesta are obligația de a completa dosarul de concurs cu originalul cazierului judiciar, cel mai târziu până la data desfășurării primei probe a concursului. Copia actului de identitate, copiile documentelor de studii și carnetul de muncă sau, după caz, adeverințele care atestă vechimea vor fi prezentate și în original în vederea verificării conformității copiilor cu acestea. Documentele care compun dosarele de concurs se transmit în format scanat pe adresa de e-mail [resurse.umane@staff.utcluj.ro](mailto:resurse.umane@staff.utcluj.ro), în intervalul orar 7:30 - 15:30, în fiecare zi lucrătoare până la data limită de înscriere la concurs.

**R E C T O R,**  
**Prof.dr.ing. Vasile ȚOPA**





**APROBAT**  
**RECTOR**  
**Prof.dr.ing. Vasile ȚOPA**

**TEMATICA**

**La concursul organizat în vederea ocupării posturilor de postulului de Inginer masterand, poziția 6 din Statul de Funcții,**

**vacant in cadrul proiectului cu titlul: Home Electronic Laboratory Platform (HELP)**

**Cod: 2020-1-IE02-KA226-HE-000786**

**Nr. înregistrare UTC-N: 931 din 10.01.2022**

**Desfășurat in cadrul programului: ERASMUS+**

**Manager Proiect: Conf. Dr. Ing. Marius Neag**

- 1. Proiectarea, analiza si realizarea fizica a modulelor electronice cu amplificatoare operaționale si transconductoare liniare, cum sunt: amplificatoare de semnal, referințe de tensiune si de curent, comparatoare, generatoare de semnal, redresoare de precizie.**
- 2. Proiectarea si realizarea fizica a sistemelor digitale cu porți logice, circuite bistabile, circuite logice programabile.**
- 3. Proiectarea si realizarea fizica a sistemelor cu microcontrolere.**
- 4. Proiectarea cablajelor imprimate pentru module electronice.**
- 5. Teoria si practica măsurătorilor de laborator in electronică**



## BIBLIOGRAFIE

1. M. Neag - Sisteme cu Circuite Integrate Analogice, Editura Mediamira, 2008
2. I. Ciascai - Microcontrolere AVR. Structură și aplicații, Editura Presa Universitară Clujană, 2013.
3. S. Hintea, M. Cirlugea, L. Festila - Circuite Integrate Digitale. Editura UT Press, Cluj-Napoca, 2005
4. G. Toacse, D. Nicula - Electronică Digitală, Editura Tehnică 2005
5. D.Petreuș, G.Munteanu, Z.Juhos, N.Palaghiță – Aplicații cu microcontrolere din familia 8051 –Editura Mediamira,Cluj-Napoca, 2005
6. Gh.Todoran, R. Copandean - Masurari Electrice si Electronice. Editura Mediamira, 2003.
7. M. Neag, A. Fazakas, Circuite Integrate Analogice, Casa Cărții de Știință, 1999
8. M. Ciugudean, T. Muresan, H. Carstea, M. Tanase - Electronica Aplicata cu circuite integrate analogice, Ed. de Vest, 1991
9. S. Franco – Design with Operational Amplifiers and Analog Integrated Circuits, McGraw-Hill, 1998, 2001, 2014
10. W. Jung (Ed.) - Op Amp Applications Handbook, Springer, 2005

**Manager Proiect,**

**Conf. Dr. Ing. Marius Neag**