



Nr. 85/04.04.2023

ANUNȚ

Universitatea Tehnică din Cluj-Napoca, Centrul Universitar Nord din Baia Mare, organizează examinare pentru promovarea angajatului Pop Marius Stefan din cadrul structurii: Facultatea de Inginerie, Departamentul de Inginerie Electrica, Electronica si Calculatoare, punct de lucru Baia Mare, in postul de laborant cu studii superioare, grad profesional I.

A. Examenul de promovare se va organiza conform calendarului urmator:

Proba scrisă: 20.04.2023, ora 9, Sediul CUNBM str. Victor Babes 62.

Afisarea rezultatelor la proba scrisa: 20.04.2023

Termenul limita de depunere a contestatiilor la proba scrisa : 21.04.2023

Termenul limita de solutionare a contestatiilor a contestatiilor la proba scrisa : 21.04.2023

B. Bibliografia și tematica sunt cele anexate.

RI

Prof.d





Bibliografia

1. M. Dăbâcan – Bazele sistemelor de achiziție de date. Ed. Casa Cărții de Știință, ISBN 973-686-565-7, Cluj Napoca 2004
2. Pitică Dan, Radu Mihaela - Componente electronice pasive, Litografia UTC-N, 1994.
3. Svasta Paul – Componente și circuite pasive – Condensatoare, Editura UPB, 1997.
4. Svasta Paul – Componente și circuite pasive – Rezistoare, Editura UPB, 2000 .
5. S. Pînzaru, Optotehnica, curs.
6. Niculaie Palaghiță - Electronică de putere – partea I – Dispozitive semiconductoare de putere Editura MEDIAMIRA Cluj-Napoca 2002.
7. Niculaie Palaghiță - Electronică de putere – partea II – Circuite electronice de putere Editura MEDIAMIRA Cluj-Napoca 2004.
8. Bodea M, Teodorescu I., Dragomir R., Silard A., Negru S., Popa E., Dan P., A., Udrea-Spenea M., Diode și tiristoare de putere, vol.2-Aplicații, Editura Tehnică, București, ISBN-973-31-0188-5, ISBN-973-31-0140-0, 1990.

Tematica propusă:

1. Circuite cu diode redresoare
 - a) Redresorul în punte
 - b) Redresorul dublă alternanță cu priză mediană
2. Tranzistorul bipolar cu joncțiune
 - a) Conexiunea Darlington
 - b) Circuite de comandă în bază cu separare galvanică
3. Tranzistorul MOS de putere
 - a) Comanda în grilă fără separare galvanică
 - b) Comanda în grilă cu separare galvanică
 - c) Protecția tranzistorului MOS la comutarea inversă
4. Tiristorul
 - a) Amorsarea prin comandă în grilă
 - b) Amorsări parazite
 - c) Amorsarea tiristorului prin control de fază
5. Eșantionarea și reconstrucția semnalelor
 - a) Circuite de eșantionare și memorare
 - b) Regimul „eșantionare”
 - c) Tranziția de la „eșantionare” la „memorare”



UNIVERSITATEA TEHNICĂ
DIN CLUJ-NAPOCA

CENTRUL UNIVERSITAR NORD DIN BAIĂ MARE
FACULTATEA DE INGINERIE

Departamentul de Inginerie Electrică, Electronică și Calculatoare

- d) Regimul „memorare”
 - e) Tranziția de la „memorare” la „eșantionare”
6. Reprezentarea electrică a numerelor
- a) Reprezentarea binară
 - b) Reprezentarea hexazecimală
 - c) Conversia numerelor fără semn dintr-o bază într-o bază oarecare
7. Conversoare Numeric-Analogice
- a) Principii constructive ale CNA
 - b) CNA cu rețea de rezistențe R-2R
 - c) CNA bipolare
8. Conversoare Analog-Numerice
- a) Definiții. Caracteristica de transfer. Parametri.
 - b) Principii constructive ale CAN
 - c) CAN unipolare